FAKULTÄT FÜR ELEKTROTECHNIK UND INFORMATIONSTECHNIK
Faculty of Electrical Engineering and Information Technology

Einladung zum öffentlichen

R I G O R O S U M

von Herrn

Dipl.-Ing. Daniel Schnöll BSc

Titel der Dissertation:

Diagonal State Space Models for Tiny Embedded Systems

Prüfungssenat:

Univ.-Prof.Dr. Axel Jantsch / E 384 (BetreuerIn)

Univ.-Prof.Dr. Daniel Müller-Gritschneder / E 191

Prof. Claudio Gallicchio / Universita di Pisa

Assoc.Prof.Dr. Ernst Csencsics / E 369 (Vorsitz)

Termin:

21. September 2026, 13:00 Uhr

Ort:

Seminarraum 366, CC 03 21

Dekanat der Fakultät für Elektrotechnik und Informationstechnik