FAKULTÄT FÜR ELEKTROTECHNIK UND INFORMATIONSTECHNIK
Faculty of Electrical Engineering and Information Technology

Einladung zum öffentlichen

R I G O R O S U M

von Herrn

Dipl.-Ing. Matthias Bittner MSc, BSc

Titel der Dissertation:

Efficient and Interpretable Deep State Space Models for Sequence Processing

Prüfungssenat:

Univ.-Prof.Dr. Axel Jantsch / E 384 (BetreuerIn)

Prof. Davide Bacciu / University of Pisa

Prof. Erlend Aune / Norwegian University of Science and Technology

Univ.-Prof.Dr. Tibor Grasser / E 360 (Vorsitz)

Termin:

17. September 2026, 13:00 Uhr

Ort:

Arnold Schmidt Raum, CD 06 03

Dekanat der Fakultät für Elektrotechnik und Informationstechnik