



FAKULTÄT FÜR
ELEKTROTECHNIK UND
INFORMATIONSTECHNIK
Faculty of Electrical Engineering and Information Technology

Einladung zum öffentlichen

R I G O R O S U M

von Herrn

Johannes Ender MSc, BSc

Titel der Dissertation:

***Machine Learning-Enhanced Numerical Modeling of Modern
Magnetoresistive Memories***

Prüfungssenat:

Privatdoz. Viktor Sverdlov MSc PhD / E 360 (BetreuerIn)

Prof. Vihar Georgiev / University of Glasgow

Univ.-Prof.Dr. Dieter Süss / Universität Wien

Univ.-Prof.Dr. Christoph Mecklenbräuker / E 389 (Vorsitz)

Termin:

21. Mai 2024, 16:00 Uhr

Ort:

Seminarraum 366, CC 03 21