

Ergänzung des Studienplans

Master Embedded Systems

(Version 1.10.2025)

STUDIENKOMMISSION ELEKTROTECHNIK UND INFORMATIONSTECHNIK

Dieses Dokument ergänzt den mit 1. Oktober 2025 als auslaufend geführten Studienplan *Master Embedded System* um Äquivalenzbestimmungen für Pflicht- und Wahlpflicht-Lehrveranstaltungen dieses Studienplans, die ab 1. Oktober 2025 nicht mehr angeboten werden. Die Beschreibung der Module und Lehrveranstaltungen ist den aktuellen Studienplänen zu entnehmen.

1. Überschüssige ECTS-Punkte aus den Pflichtmodulen können als Ersatz für zu erbringende Leistungen in Wahlmodulen sowie als Freie Wahlfächer und/oder Transferable Skills verwendet werden. Überschüssige ECTS-Punkte aus den Wahlmodulen können als Ersatz für zu erbringende Leistungen in den Freien Wahlfächern und/oder Transferable Skills verwendet werden.
2. Fehlen nach Anwendung der Bestimmungen aus den Äquivalenzlisten ECTS-Punkte zur Erreichung der notwendigen ECTS-Punkte für den Abschluss des Masterstudiums, so können diese durch noch nicht verwendete Lehrveranstaltungen aus den Wahlmodulen und/oder Freien Wahlfächern und Transferable Skills im notwendigen Ausmaß abgedeckt werden.

Im Folgenden wird jede Lehrveranstaltung (*alt* oder *neu*) durch ihren Umfang in ECTS-Punkten (erste Zahl) und Semesterstunden (zweite Zahl), ihren Typ und ihren Titel beschrieben. Es zählt der ECTS-Umfang der tatsächlich absolvierten Lehrveranstaltung.

Die Lehrveranstaltungen auf der linken Seite der nachfolgenden Tabelle bezeichnen die alten Lehrveranstaltungen. Auf der rechten Seite sind die Lehrveranstaltungen angegeben, für welche die alten Lehrveranstaltungen jeweils verwendet werden können. Lehrveranstaltungen, die unter demselben Punkt in den Äquivalenzlisten angeführt sind, gelten als äquivalent.

Alt	Neu
3,0/2,0 VU Automated Reasoning and Program Verification	3,0/2,0 VU Programmanalyse
3,0/2,0 VU Computer-Aided Verification	6,0/4,0 VU Computer-Aided Verification
3,0/2,0 VO Elektronische Bauelemente für Informatik	4,0/3,0 VU Elektronische Bauelemente
4,5/3,0 VU Embedded Systems in FPGAs	4,5/3,0 VU Advanced FPGA Design
3,0/3,0 VO Energieversorgung	3,0/2,0 VO Elektrische Energiesysteme
6,0/4,0 VU Formale Methoden der Informatik	6,0/4,0 VU Formal Methods in Systems Engineering
3,0/2,0 VU Hybrid Systems + 3,0/2,0 LU Hybrid Systems	6,0/4,0 VU Logical Foundations of Cyber-physical Systems
3,0/2,0 VO Photonik 1	3,0/2,0 VO Photonik
3,0/2,0 VU SAT Solving and Extensions	3,0/2,0 VU SAT Solving
3,0/2,0 VU SoC Architektur und Design ES	4,5/2,0 VU SoC Architecture and Design
3,0/2,0 SE SoC Design Seminar ES	3,0/1,0 SE SoC Design Seminar
6,0/4,0 PR SoC Vertiefung	6,0/4,0 PR SoC Vertiefung Projekt